

PIC16F193X/LF193X

TABLE 2: 40/44-PIN SUMMARY(PIC16F1934/1937/1939, PIC16LF1934/1937/1939)

I/O	40-Pin PDIP	44-Pin TQFP	44-Pin QFN	ANSEL	A/D	Cap Sense	Comparator	SR Latch	Timers	CCP	EUSART	MSSP	LCD	Interrupt	Pull-up	Basic
RA0	2	19	19	Y	AN0	—	C12IN0-/C2OUT ⁽¹⁾	SRNQ ⁽¹⁾	—	—	—	SS ⁽¹⁾	SEG12	—	—	V _{CAP}
RA1	3	20	20	Y	AN1	—	C12IN1-	—	—	—	—	—	SEG7	—	—	—
RA2	4	21	21	Y	AN2/ VREF-	—	C2IN+/ DACOUT	—	—	—	—	—	COM2	—	—	—
RA3	5	22	22	Y	AN3/ VREF+	—	C1IN+	—	—	—	—	—	SEG15	—	—	—
RA4	6	23	23	Y	—	CPS6	C1OUT	SRQ	T0CKI	—	—	—	SEG4	—	—	—
RA5	7	24	24	Y	AN4	CPS7	C2OUT ⁽¹⁾	SRNQ ⁽¹⁾	—	—	—	SS ⁽¹⁾	SEG5	—	—	V _{CAP}
RA6	14	31	33	—	—	—	—	—	—	—	—	—	SEG1	—	—	OSC2/ CLKOUT V _{CAP}
RA7	13	30	32	—	—	—	—	—	—	—	—	—	SEG2	—	—	OSC1/ CLKIN
RB0	33	8	9	Y	AN12	CPS0	—	SRI	—	—	—	—	SEG0	INT/ IOC	Y	—
RB1	34	9	10	Y	AN10	CPS1	C12IN3-	—	—	—	—	—	VLCD1	IOC	Y	—
RB2	35	10	11	Y	AN8	CPS2	—	—	—	—	—	—	VLCD2	IOC	Y	—
RB3	36	11	12	Y	AN9	CPS3	C12IN2-	—	—	CCP2 ⁽¹⁾ / P2A ⁽¹⁾	—	—	VLCD3	IOC	Y	—
RB4	37	14	14	Y	AN11	CPS4	—	—	—	—	—	—	COM0	IOC	Y	—
RB5	38	15	15	Y	AN13	CPS5	—	—	T1G ⁽¹⁾	CCP3 ⁽¹⁾ / P3A ⁽¹⁾	—	—	COM1	IOC	Y	—
RB6	39	16	16	—	—	—	—	—	—	—	—	—	SEG14	IOC	Y	ICSPCLK/ ICDCLK
RB7	40	17	17	—	—	—	—	—	—	—	—	—	SEG13	IOC	Y	ICSPDAT/ ICDDAT
RC0	15	32	34	—	—	—	—	—	T1OSO/ T1CKI	P2B ⁽¹⁾	—	—	—	—	—	—
RC1	16	35	35	—	—	—	—	—	T1OSI	CCP2 ⁽¹⁾ / P2A ⁽¹⁾	—	—	—	—	—	—
RC2	17	36	36	—	—	—	—	—	—	CCP1/ P1A	—	—	SEG3	—	—	—
RC3	18	37	37	—	—	—	—	—	—	—	—	SCK/SCL	SEG6	—	—	—
RC4	23	42	42	—	—	—	—	—	T1G ⁽¹⁾	—	—	SDI/SDA	SEG11	—	—	—
RC5	24	43	43	—	—	—	—	—	—	—	—	SDO	SEG10	—	—	—
RC6	25	44	44	—	—	—	—	—	—	—	TX/CK	—	SEG9	—	—	—
RC7	26	1	1	—	—	—	—	—	—	—	RX/DT	—	SEG8	—	—	—
RD0	19	38	38	Y	—	CPS8	—	—	—	—	—	—	COM3	—	—	—
RD1	20	39	39	Y	—	CPS9	—	—	—	CCP4	—	—	—	—	—	—
RD2	21	40	40	Y	—	CPS10	—	—	—	P2B ⁽¹⁾	—	—	—	—	—	—
RD3	22	41	41	Y	—	CPS11	—	—	—	P2C	—	—	SEG16	—	—	—
RD4	27	2	2	Y	—	CPS12	—	—	—	P2D	—	—	SEG17	—	—	—
RD5	28	3	3	Y	—	CPS13	—	—	—	P1B	—	—	SEG18	—	—	—
RD6	29	4	4	Y	—	CPS14	—	—	—	P1C	—	—	SEG19	—	—	—
RD7	30	5	5	Y	—	CPS15	—	—	—	P1D	—	—	SEG20	—	—	—
RE0	8	25	25	Y	AN5	—	—	—	—	CCP3 ⁽¹⁾ / P3A ⁽¹⁾	—	—	SEG21	—	—	—
RE1	9	26	26	Y	AN6	—	—	—	—	P3B	—	—	SEG22	—	—	—
RE2	10	27	27	Y	AN7	—	—	—	—	CCP5	—	—	SEG23	—	—	—
RE3	1	18	18	—	—	—	—	—	—	—	—	—	—	—	Y	MCLR/VPP
V _{DD}	11, 32	7, 28	7,8, 28	—	—	—	—	—	—	—	—	—	—	—	—	V _{DD}
V _{SS}	12, 31	6, 29	6,30, 31	—	—	—	—	—	—	—	—	—	—	—	—	V _{SS}

Note 1: Pin functions can be moved using the APFCON register.